

一 般 競 争 入 札 公 告

国立大学法人東京科学大学において、下記のとおり一般競争入札に付します。

1 競争入札に付する事項

- (1) 件名 65nm CMOSプロセスLSI 1式
- (2) 納入期限 令和8年3月19日
- (3) 納入場所 大岡山キャンパス 南9号館8階

2 落札方式

最低価格落札方式

3 競争に参加する者に必要な資格

- (1) 国立大学法人東京科学大学契約事務取扱規程第7条及び第8条の規定に該当しないものであること。
- (2) 国の競争参加資格(全省庁統一資格)において令和7年度に関東・甲信越地域の「物品の販売」のA、B、CまたはD等級に格付けされている者であること。
- (3) 国立大学法人東京科学大学契約事務取扱規程第6条の規定に基づき、理事長が定める資格を有する者であること。
- (4) 本学から取引停止の措置を受けている期間中の者でないこと。
- (5) 本学が入札説明書で指定する条件等を満たす者であること。

4 契約条項を示す場所及び入札説明書を交付する場所

東京科学大学財務部契約課大岡山契約第3グループ
担当：原田 電話：03-5734-2354
email：proc.oka3[@]adm.isct.ac.jp ([@]は@に変換ください)

5 入札説明会の日時及び場所

なし

6 提案書等の提出期限及び場所

- (1) 日時：令和7年10月9日 17時00分
- (2) 場所：第4項に示す場所

7 入札書の提出期限及び場所

- (1) 日時：令和7年10月14日 17時00分
- (2) 場所：第4項に示す場所

8 競争入札執行の時期及び場所

- (1) 日時：令和7年10月16日 11時00分
- (2) 場所：東京科学大学大岡山地区財務部契約課入札室

9 入札方法

落札決定に当たっては、入札書に記載された金額に当該金額の消費税及び地方消費税相当額を加算した金額(当該金額に1円未満の端数があるときは、その端数金額を切り捨てるものとする。)をもって落札価格とするので、入札者は消費税及び地方消費税に係る課税事業者であるか免税事業者であるかを問わず、見積もった契約金額から消費税及び地方消費税相当額を差し引いた金額を入札書に記載すること。

10 入札の無効

第3項に示した資格のない者のした入札及び入札に関する条件に違反した入札書は無効とする。

11 入札保証金に関する事項

免除する。

12 契約書の作成

この競争入札の結果、落札者が決定したときは当該落札者は契約書を作成するものとする。

13 その他

詳細は入札説明書による。

令和7年9月25日

国立大学法人東京科学大学